

PLECS WORKSHOP

PIL / HIL Simulation und Advanced Modeling of Power Electronic Systems
Technische Hochschule Mittelhessen, 9. November 2016

08:30	Registrierung
09:00	Code Einbettung via C-Script und DLL Block <ul style="list-style-type: none">▶ Solver Schnittstellen▶ Abtastzeitpunkte▶ DLL Block Übung: Verwendung des C-Script Blocks
10:15	Pause
10:30	Code Einbettung via C-Script und DLL Block (Weiterführung) <ul style="list-style-type: none">▶ Solver Schnittstellen▶ Abtastzeitpunkte▶ DLL Block Übung: Verwendung des C-Script Blocks
12:00	Mittagspause
13:00	Analyse Tools (Multitone Analyse) <ul style="list-style-type: none">▶ Steady-State Analyse▶ AC-Sweep und Impulse Response Analyse Übung: Regelungsdesign eines Sperrwandlers
14:00	Prinzip einer Processor-in-the-Loop (PIL) Simulation <ul style="list-style-type: none">▶ Integration von PIL▶ Framework in ein bestehendes Projekt einbetten▶ PLECS für PIL aufsetzen Übung: PIL Simulation für einen Buck-Wandler
15:30	Pause
15:45	Hardware-in-the-Loop (HIL) Simulation mit der PLECS RT Box <ul style="list-style-type: none">▶ Hardwarestruktur▶ Unterschiede zwischen Offline- und HIL-Simulationen▶ Simulieren grösserer Modelle▶ Echtzeitsimulation anhand verschiedener Beispiele
16:30	Ende des Workshops
Kontakt:	Plexim GmbH, +41 44 533 51 00, info@plexim.com
Tagungsort:	Technische Hochschule Mittelhessen, Raum Edinburgh, B10.2.23/2.24, Geb. B10/11, Ostanlage 39, Wiesenstrasse 14, 35390 Giessen, Deutschland
Bemerkung:	Dieser Workshop richtet sich an Personen, die bereits Erfahrung mit der Simulationssoftware PLECS gesammelt haben.